

МИНОБРНАУКИ РОССИИ

**Филиал федерального государственного бюджетного образовательного
учреждения высшего образования
«ВЛАДИВОСТОКСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ» в г. Артеме
(ФИЛИАЛ ФГБОУ ВО «ВВГУ» В Г. АРТЕМЕ)**

**РАБОЧАЯ ПРОГРАММА
УЧЕБНОЙ ДИСЦИПЛИНЫ**

ОП.02 Архитектура аппаратных средств

программы подготовки специалистов среднего звена
09.02.06 Сетевое и системное администрирование

Форма обучения: очная

Артем, 2023

Рабочая программа учебной дисциплины ОП.02 «Архитектура аппаратных средств» разработаны в соответствии с требованиями Федерального государственного образовательного стандарта среднего профессионального образования по специальности Сетевое и системное администрирование, утверждённого приказом Минобрнауки России 09 декабря 2016 г. № 1548, примерной образовательной программой.

Разработчик(и): *Тюгавкин Д.А., преподаватель*

Утверждена на заседании цикловой методической комиссии математических и информационных дисциплин, протокол № 1 от 02.10.2023 г.

Председатель ЦМК  *А.С.Бажина*
подпись

СОДЕРЖАНИЕ

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

1. ОБЩАЯ ХАРАКТЕРИСТИКА ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

1.1. Область применения программы

Программа учебной дисциплины является частью основной образовательной программы в соответствии с ФГОС СПО по специальности 09.02.06 Сетевое и системное администрирование.

1.2 Требования к результатам освоения учебной дисциплины

Цель и планируемые результаты освоения дисциплины:

Код ПК, ОК	Умения	Знания
<i>ОК 01-ОК 5, ОК 9-ОК 10; ПК 1.3-ПК 1.4, ПК 3.1-ПК 3.3; ПК3.5-ПК 3.6</i>	<p>определять оптимальную конфигурацию оборудования и характеристики устройств для конкретных задач;</p> <p>идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств;</p> <p>выбирать рациональную конфигурацию оборудования в соответствии с решаемой задачей;</p> <p>определять совместимость аппаратного и программного обеспечения;</p> <p>осуществлять модернизацию аппаратных средств;</p> <p>пользоваться основными видами современной вычислительной техники, периферийных и мобильных устройств и других технических средств;</p> <p>правильно эксплуатировать и устранять типичные выявленные дефекты технических средств.</p>	<p>построение цифровых вычислительных систем и их архитектурные особенности;</p> <p>принципы работы основных логических блоков системы;</p> <p>параллелизм и конвейеризацию вычислений;</p> <p>классификацию вычислительных платформ;</p> <p>принципы вычислений в многопроцессорных и многоядерных системах;</p> <p>принципы работы кэш-памяти;</p> <p>повышение производительности многопроцессорных и многоядерных систем;</p> <p>энергосберегающие технологии;</p> <p>основные конструктивные элементы средств вычислительной техники;</p> <p>периферийные устройства вычислительной техники;</p> <p>нестандартные периферийные устройства;</p> <p>назначение и принципы работы основных узлов современных технических средств;</p> <p>структурные схемы и порядок взаимодействия компонентов современных технических средств</p>

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

2.1 Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объём в часах
Объем образовательной программы	126
в том числе:	
теоретическое обучение	40
практические работы	40
<i>Самостоятельная работа</i>	32
<i>Консультации</i>	8
Промежуточная аттестация в форме экзамена	6

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объём в часах	Осваиваемые элементы компетенций
<i>Введение</i>	Содержание учебного материала	2	ОК 1. ОК 2. ОК 4. ОК 5. ОК 9. ОК 10. ПК 1.3 ПК 1.4 ПК 2.4 ПК 3.1 ПК 3.2 ПК 3.3 ПК 3.5 ПК 3.6
	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств.		
Раздел 1 Вычислительные приборы и устройства		2	
<i>Тема 1.1.</i>	Содержание учебного материала		
<i>Классы вычислительных машин</i>	История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколения, назначению, по размерам и функциональным возможностям		
Раздел 2 Архитектура и принципы работы основных логических блоков системы		32	
Содержание учебного материала			
Тема 2.1 Логические основы ЭВМ, элементы и узлы	Базовые логические операции и схемы: конъюнкция, дизъюнкция, отрицание. Таблицы истинности. Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультимплексор, шифратор, дешифратор, компаратор. Принципы работы, таблица истинности, логические выражения, схема.		
Тема 2.2. Принципы организации ЭВМ	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.		
Тема 2.3 Классификация и типовая структура микропроцессоров	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.		
Тема 2.4. Технологии повышения	Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация. Матричные и векторные процессоры.		

производительности процессоров	Динамическое исполнение. Технология Hyper-Threading. Режимы работы процессора: характеристики реального, защищенного и виртуального реального.		
Тема 2.5 Компоненты системного блока	Содержание учебного материала		
	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации интерфейсов		
	Корпуса ПК. Виды, характеристики, форм-факторы.		
	Блоки питания. Виды, характеристики, форм-факторы.		
	Основные шины расширения, принцип построения шин, характеристики, параметры,		
	Прямой доступ к памяти. Прерывания. Драйверы. Спецификация P&P		
Тема 2.6 Запоминающие устройства ЭВМ	Содержание учебного материала		
	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW) Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом		
Раздел 3.Периферийные устройства			
Тема 3.1 Периферийные устройства вычислительной техники	Содержание учебного материала		
	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации. Принтеры. Устройство, принцип действия, подключение. Сканеры. Устройство, принцип действия, подключение. Клавиатура. Мышь. Устройство, принцип действия, подключение		46
Тема 3.2 Нестандартные периферийные устройства	Содержание учебного материала		
	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы		
В том числе, практических/лабораторных работ:			
<ol style="list-style-type: none"> 1. Анализ конфигурации вычислительной машины. 2. Периферийные устройства компьютера и интерфейсы их подключения 3. Устройство клавиатуры и мыши, настройка параметров работы клавиатуры и мыши. 4. Конструкция, подключение и инсталляция матричного принтера. 			(40)

5. Конструкция, подключение и установка струйного принтера. 6. Конструкция, подключение и установка лазерного принтера. 7. Утилиты обслуживания жестких магнитных дисков и оптических дисков. 8. Конструкция, подключение и установка графического планшета.		
Самостоятельная работа	32	
Консультации	8	
Промежуточная аттестация	6	
Всего:	126	

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

3.1. Для реализации программы учебной дисциплины предусмотрены следующие специальные помещения:

Лаборатория вычислительной техники, архитектуры персонального компьютера и периферийных устройств:

количество посадочных мест – 25 , стол для преподавателя 1 шт., стул для преподавателя 1 шт., компьютерный стол 20 шт., персональный компьютер ПК i3 2120/500Gb/4Gb 20 шт.,

сервер (процессор-i7-6700 (4 ядра, 3.4Ghz, L3 8 Mb), оперативная память-32Gb; накопитель-HDD 5 Tb) 1 шт., мультимедийный комплект: проектор, интерактивная доска Elite Panaboard UBT-T880W 1 шт., звуковые колонки 1 шт., доска маркерная меловая комбинированная 1 шт., информационный стенд 2 шт., дидактические пособия.

ПО: 1. Windows 7(профессиональная лицензия, ООО "Битроникс Владивосток"

Контракт.№ 0320100030814000018-45081 от 09.09.14 № 48609744, №62096196, № 48958910, № 45829305, бессрочно);

2. MS Office 2010 pro (лицензия № 48958910, № 47774898 , бессрочно); 3. Autodesk AutoCAD 2019 Edu (свободное);

ПО: 1. Windows 7(профессиональная лицензия, ООО "Битроникс Владивосток"

Контракт.№ 0320100030814000018-45081 от 09.09.14 № 48609744, №62096196, № 48958910, № 45829305, бессрочно);

2. MS Office 2010 pro (лицензия № 48958910, № 47774898 , бессрочно);

3. visual c++ 2008 express edition (свободное),

4. oracle vm virtualbox (свободное),

5. cisco packet tracer (свободное),

6. micosoft SQL server 2008 (свободное),

7. k-lite codec pack (свободное),

8. visual studio 2008 (свободное),

9. Google Chrome (свободное);

10. Internet Explorer (свободное)

3.2. Информационное обеспечение реализации программы

Для реализации программы библиотечный фонд имеет печатные и/или электронные образовательные и информационные ресурсы, рекомендуемых для использования в образовательном процессе

Основная литература

1. Максимов, Н. В. Архитектура ЭВМ и вычислительных систем : учебник / Н.В. Максимов, Т.Л. Паргыка, И.И. Попов. — 5-е изд., перераб. и доп. — М.: ФОРУМ : ИНФРА-М, 2020. — 511 с. — Текст : электронный. - URL: <https://new.znanium.com/catalog/product/1079429> (дата обращения: 02.03.2020)

2. Рыбальченко, М. В. Архитектура информационных систем : учебное пособие для среднего профессионального образования / М. В. Рыбальченко. — М.: Юрайт, 2019. — 91 с. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/437720> (дата обращения: 02.03.2020).

Дополнительная литература

1. Новожилов, О. П. Архитектура компьютерных систем в 2 ч. Часть 1 : учебное пособие для среднего профессионального образования / О. П. Новожилов. — М.: Юрайт,

2019. — 276 с. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/442490> (дата обращения: 02.03.2020).

2. Новожилов, О. П. Архитектура компьютерных систем в 2 ч. Часть 2 : учебное пособие для среднего профессионального образования / О. П. Новожилов. — М.: Юрайт, 2019. — 246 с. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/442491> (дата обращения: 02.03.2020).

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

Результаты обучения	Критерии оценки	Формы и методы оценки
<i>Перечень знаний, осваиваемых в рамках дисциплины:</i>	<p>«Отлично» - теоретическое содержание курса освоено полностью, без пробелов, умения сформированы, все предусмотренные программой учебные задания выполнены, качество их выполнения оценено высоко.</p> <p>«Хорошо» - теоретическое содержание курса освоено полностью, без пробелов, некоторые умения сформированы недостаточно, все предусмотренные программой учебные задания выполнены, некоторые виды заданий выполнены с ошибками.</p> <p>«Удовлетворительно» - теоретическое содержание</p>	<p>Оценка в рамках текущего контроля результатов выполнения индивидуальных контрольных заданий, результатов выполнения практических работ, устный индивидуальный опрос.</p> <p>Письменный опрос в форме тестирования</p>

<p>построение цифровых вычислительных систем и их архитектурные особенности;</p> <p>принципы работы основных логических блоков системы;</p> <p>параллелизм и конвейеризацию вычислений;</p> <p>классификацию вычислительных платформ;</p> <p>принципы вычислений в многопроцессорных и многоядерных системах;</p> <p>принципы работы кэш-памяти;</p> <p>повышение производительности многопроцессорных и многоядерных систем;</p> <p>энергосберегающие технологии;</p> <p>основные конструктивные элементы средств вычислительной техники;</p> <p>периферийные устройства вычислительной техники;</p> <p>нестандартные периферийные устройства;</p> <p>назначение и принципы работы основных узлов современных технических средств;</p> <p>структурные схемы и порядок взаимодействия компонентов современных технических средств</p>	<p>курса освоено частично, но пробелы не носят существенного характера, необходимые умения работы с освоенным материалом в основном сформированы, большинство предусмотренных программой обучения учебных заданий выполнено, некоторые из выполненных заданий содержат ошибки.</p> <p>«Неудовлетворительно» - теоретическое содержание курса не освоено, необходимые умения не сформированы, выполненные учебные задания содержат грубые ошибки.</p>	
<p><i>Перечень умений, осваиваемых в рамках дисциплины:</i></p>		

<p>определять оптимальную конфигурацию оборудования и характеристики устройств для конкретных задач;</p> <p>идентифицировать основные узлы персонального компьютера, разъемы для подключения внешних устройств;</p> <p>выбирать рациональную конфигурацию оборудования в соответствии с решаемой задачей;</p> <p>определять совместимость аппаратного и программного обеспечения;</p> <p>осуществлять модернизацию аппаратных средств;</p> <p>пользоваться основными видами современной вычислительной техники, периферийных и мобильных устройств и других технических средств;</p> <p>правильно эксплуатировать и устранять типичные выявленные дефекты технических средств.</p>		<p>Экспертное наблюдение и оценивание выполнения практических работ.</p> <p>Текущий контроль в форме защиты практических работ</p>
--	--	--